

NIOS II 学习第一天：LED流水灯实验中诸多困惑的解决方法

原创

随想ustb 于 2013-01-08 22:48:32 发布 6153 收藏 2

分类专栏: [FPGA](#)

版权声明: 本文为博主原创文章, 遵循 [CC 4.0 BY-SA](#) 版权协议, 转载请附上原文出处链接和本声明。

本文链接: https://blog.csdn.net/DanielLee_ustb/article/details/8483235

版权



[FPGA 专栏收录该内容](#)

4 篇文章 0 订阅

订阅专栏

以前以为学好FPGA会很有用, 开始接触FPGA时, 尝试使用verliog 写外设ip, 因为自己功力尚浅, 写出来的大多不太稳定, 不敢用。后来想为什么不用NIOS II直接跑软核呢, 实现外设通信会很方便, 安全可靠, 于是拿开发板来学一下流水灯的操作。

LED灯的程序跑起来花了一天加一个晚上, 第一天居然装了一整天的软件, 第二天晚上有时间才开始调试, 久经波折, 流水灯亮了, 真的很高兴。下面吐槽下遇到的问题。

1.不熟悉流程, 对开发流程一头雾水, 参考

如何在QUARTUS II 10.1上建立NIOS II 工程

<http://wenku.baidu.com/view/bb248ff9910ef12d2af9e7ab.html>

2. NIOS II EDS 编译错误, 与win7 不兼容, 参考

Win7下安装使用QuartusII和NiosII SBTE

<http://www.cnblogs.com/sopc-mc/archive/2010/07/01/1769058.html>

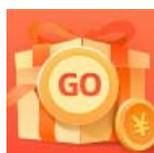
3.NIOS II EDS 编译工程的速度出奇的慢, 还经常编译错误

耐心等着吧, 要么就换个高版本的quartus II + NIOS II, 居然编译成功有一定的概率! 多编译几次吧。

4.外设的函数库说明究竟在哪个说明文档里?

昨天晚上找了一个晚上也没找到具体的说明, 这一点没有STM32做的好, 其对外设的说明文档 `ug_embedded_ip`, 也不全, 并没有很清楚的将明白每个ip core 的所有函数的功能和使用方法, 只能自己去库文件头文件里去看了, 强烈建议学学STM32那种详尽函数说明的做法!

5.写好程序, 使用 flash programmer 用JTAG的方式下载固化程序, 复位就OK了, 第一个NIOS II流水灯程序终于跑起来了。



[创作打卡挑战赛](#)

[赢取流量/现金/CSDN周边激励大奖](#)