

笔记|计算机数据表示实验（HUST）|偶校验解码电路设计

原创

Nefibata 于 2020-04-06 21:04:41 发布 6775 收藏 17

版权声明：本文为博主原创文章，遵循 [CC 4.0 BY-SA](https://creativecommons.org/licenses/by-sa/4.0/) 版权协议，转载请附上原文出处链接和本声明。

本文链接：https://blog.csdn.net/weixin_45846185/article/details/105351284

版权

最近很忙，很久没做实验。

这里就直接给出实验四的电路图吧。基本的实验步骤都是一样的，电路正确，实验就是做好了。还有就是我的电路很乱，各位自己调整调整吧。

偶校验编码

偶校验码 D16 D14 D12 D10 D8 D6 D4 D2

00000000

00000000

输入引脚区

P1 D15 D13 D11 D9 D7 D5 D3 D1

检错位

0

数据位

00000000

00000000

输出引脚区

电路功能：实现17位偶校验编码的检错以及数据提取。输入：17位校验码；输出：检错位、数据位

请勿增减引脚，请勿修改子电路封装 请在下方利用上方输入输出引脚的隧道信号构建电路，ctrl+d复制选择部件

数据位

检错位

电路名称：◇偶校验检错

电路名称	◇偶校验检错
共享标签(显示在封装上)	偶校验检错
共享标签朝向	上(北)
共享标签字体	Sans Serif Plain 12
标签颜色	#000000

https://blog.csdn.net/weixin_45846185